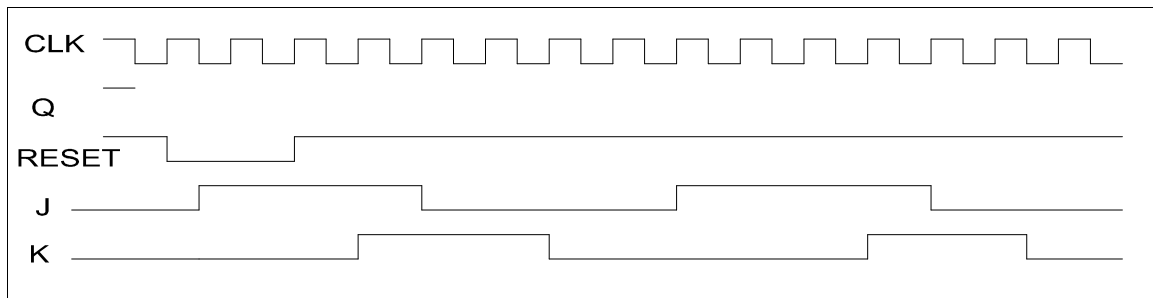
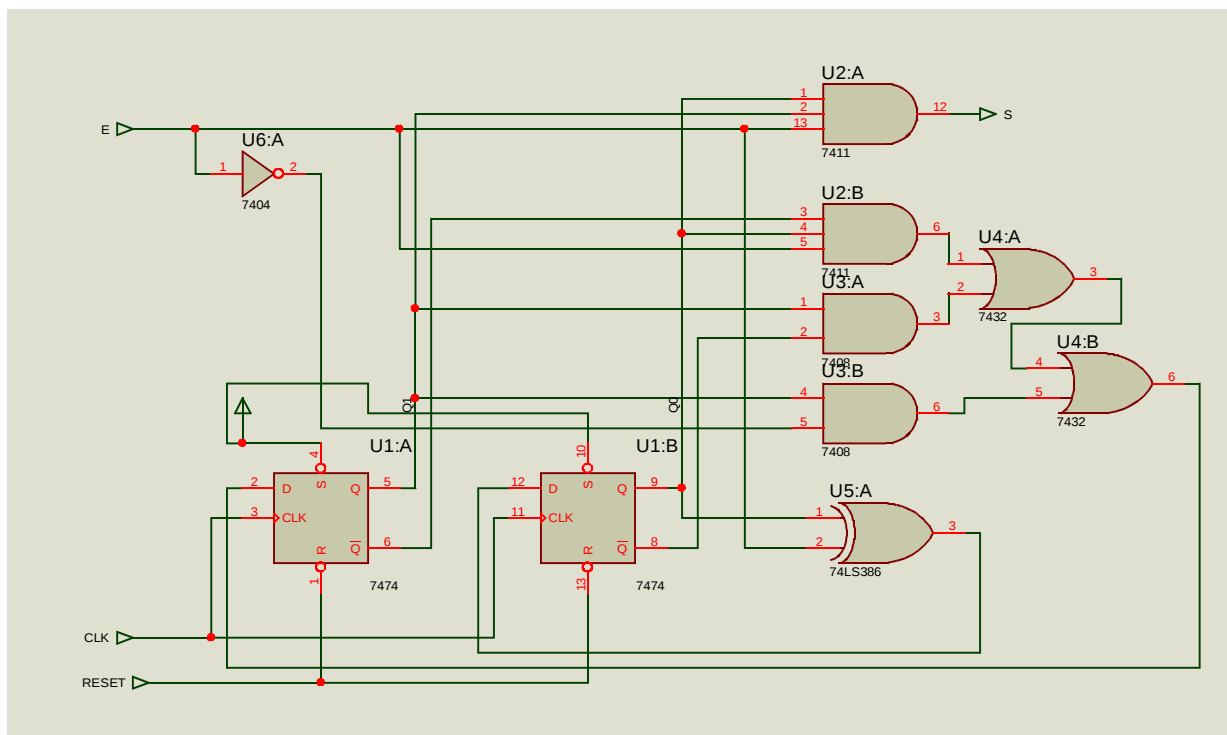


Monoestables, aestables y biestables



1. En un 74107, en el que se introducen las siguiente secuencia de entradas, completar el diagrama de tiempos, suponiendo despreciables los tiempos de retardo, setup, etc.
2. Si en las entradas del ejercicio anterior sustituimos J y K por R y S respectivamente, para atacar a un biestable RS, ¿se producirá algún error? ¿por qué?
3. Si en un 74HC107 introducimos las señales del ejercicio 1, siendo la señal CLK de una frecuencia de 50Mhz.,
 1. Busca en catálogo todos los tiempos que sean relevantes para la temporización, explicando que significado tiene cada uno de esos tiempos
 2. Realiza de nuevo el cronograma, pero teniendo en cuenta todos los tiempos del biestable
4. En el circuito de la figura
 1. Busca en catálogo todos los tiempos que sean relevantes para la temporización, explicando que significado tiene cada uno de esos tiempos
 2. Calcula la frecuencia máxima de reloj que se le puede introducir al circuito



5. Realiza un monoestable con un 555 con una periodo de 25 segundos
6. Realiza un generador de reloj con un 555 con un periodo de 1Khz y un ciclo de trabajo del 60%.